

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関  
国際事務局



PCT



(43) 国際公開日  
2006年8月3日 (03.08.2006)

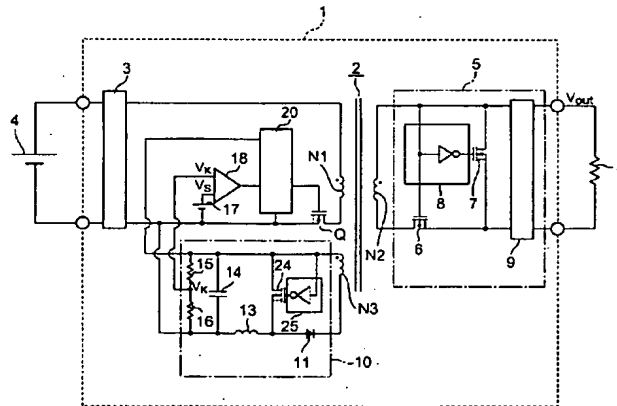
(10) 国際公開番号  
WO 2006/080112 A1

- (51) 国際特許分類:  
H02M 3/28 (2006.01) H02M 7/21 (2006.01)
- (21) 国際出願番号: PCT/JP2005/018150
- (22) 国際出願日: 2005年9月30日 (30.09.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:  
特願2005-023500 2005年1月31日 (31.01.2005) JP  
特願2005-199106 2005年7月7日 (07.07.2005) JP
- (71) 出願人 (米国を除く全ての指定国について): 株式会社 村田製作所 (MURATA MANUFACTURING CO., LTD.) [JP/JP]; 〒6178555 京都府長岡京市東神足1丁目10番1号 Kyoto (JP).
- (72) 発明者; および
- (73) 発明者/出願人 (米国についてのみ): 長井 淳 (NAGAI, Jun) [JP/JP]; 〒6178555 京都府長岡京市東神足1丁目10番1号 株式会社 村田製作所内 Kyoto (JP).
- (74) 代理人: 五十嵐 清 (IGARASHI, Kiyoshi); 〒2200011 神奈川県横浜市西区高島2丁目10番13号 横浜東口ビル908号室 Kanagawa (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,

/続葉有/

(54) Title: ISOLATION DC/DC CONVERTER

(54) 発明の名称: 絶縁型DC-DCコンバータ



(57) Abstract: There are included a secondary side rectifying/smoothing circuit (5) for rectifying/smoothing and externally outputting an output voltage (V<sub>out</sub>) of a secondary coil (N2) of a transformer (2); a tertiary side rectifying/smoothing circuit (10) for rectifying/smoothing an output voltage of a tertiary coil (N3) to produce and output a DC voltage as a detected voltage (V<sub>k</sub>) of the output voltage (V<sub>out</sub>) of the secondary side rectifying/smoothing circuit (5); and a control circuit (20) for controlling, based on the detected voltage (V<sub>k</sub>), the switch on/off operations of a main switch element (Q) in such a direction that stabilizes the output voltage (V<sub>out</sub>). The secondary side rectifying/smoothing circuit (5) has, as rectifying elements, a rectification side synchronization rectifier (6) and a commutation side synchronization rectifier (7). The tertiary side rectifying/smoothing circuit (10) has, as a rectifying element for rectifying the output voltage of the tertiary coil (N3), a commutation side synchronization rectifier (24) that is in a switched-on operation while the main switch element (Q) being in the off state.

(57) 要約: トランス2の二次コイルN2の出力電圧V<sub>out</sub>を整流平滑して外部に向けて出力する二次側整流平滑回路5と、三次コイルN3の出力電圧を整流平滑して直流電圧を作り出し当該直流電圧を二次側整流平滑回路5の出力電圧V<sub>out</sub>の検出電圧V<sub>k</sub>として検出出力する三次側整流平滑回路10と、その検出電圧V<sub>k</sub>に基づいてメインスイッチ素子Qのスイッチオン・オフ動作を出力電圧V<sub>out</sub>の安定化方向に制御する制御回

/続葉有/

WO 2006/080112 A1



SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

路20とを有する。二次側整流平滑回路5は、整流素子として整流側同期整流器6と転流側同期整流器7を有する。三次側整流平滑回路10には、三次コイルN3の出力電圧を整流する整流素子として、メインスイッチ素子Qがオフしている間はスイッチオン動作する転流側同期整流器24を設ける。